
Fault Location with Distance Relay via Network Equivalent Circuit Parameters Calculation from the Viewpoint of Transmission Line Terminals, with Consideration Network Structural Changes

Majid Mohtashami¹, Abbas Saberi Noghabi²

1 Faculty of Electrical and Computer Engineering – University of Birjand - Birjand - Iran
majidmohtashami@birjand.ac.ir

2 Faculty of Electrical and Computer Engineering – University of Birjand - Birjand – Iran
a.saberi@birjand.ac.ir

Abstract:

The occurrence of faults in the power transmission network is inevitable due to the extensive nature of this network and the passage of transmission lines through areas with different weather and environmental conditions. One of the most important challenges faced by operators of these networks is to quickly and accurately determine the location of the fault occurrence in transmission lines, in order to expedite restoration operations and fault clearance. Various methods exist for locating faults on transmission lines. One common approach involves using distance relays and analyzing the impedance observed by these relays. However, several factors contribute to reduced fault locating accuracy by distance relays. The most significant of these factors include fault resistance, changes in network topology, and current injection from the remote end of the line to the fault location. In this research, a new fault location method based on estimating the network's equivalent circuit has been introduced for single-phase-to-ground faults in two-terminal lines equipped with a communication system. The process of estimating the equivalent circuit impedances relies on online estimation of Thevenin impedances from the perspective of transmission line terminals, both before and after the fault occurrence. Additionally, if needed, offline data stored in the relay memory (including proposed equivalent circuit impedances for different network configurations, considering the N-1 criterion) is utilized. This method can promptly calculate fault location and fault resistance with high speed and accuracy, using local information and data received from the remote end of the transmission line. The proposed algorithm has been tested on the IEEE 39-bus standard network, and simulation results demonstrate its effectiveness in fault location and fault resistance calculation.

Keywords: fault location, distance relay, network structure change, thevenin equivalent impedance, fault resistance, network equivalent circuit.

Date of sending the article: 2024/02/22

Acceptance date of the article: 2025/01/17

Name of the Corresponding Abbas Saberi Noghabi

Corresponding Author's Address: Faculty of Electrical and Computer Engineering – University of Birjand - Birjand – Iran

مکان‌یابی خطا به کمک رله‌ی دیستانس بر مبنای محاسبه‌ی پارامترهای مدار معادل شبکه از دید پایانه‌های خط انتقال در شرایط تغییر ساختار شبکه

مجید محتشمی^۱، عباس صابری نوقابی^۲

^۱دانشکده مهندسی برق و کامپیوتر - دانشگاه بیرجند - بیرجند - ایران

majidmohtashami@birjand.ac.ir

^۲دانشکده مهندسی برق و کامپیوتر - دانشگاه بیرجند - بیرجند - ایران

a.saberi@birjand.ac.ir

چکیده:

وقوع خطا در شبکه‌ی انتقال قدرت به سبب گستردگی این شبکه و عبور خطوط انتقال از مناطق با شرایط آب و هوایی و محیطی مختلف، اجتناب‌ناپذیر می‌باشد و یکی از مهمترین چالش‌های پیش‌روی بهره‌برداران این شبکه‌ها، تعیین سریع و دقیق مکان وقوع خطا، به منظور تسریع در انجام عملیات بازیابی و رفع عیب می‌باشد. روش‌های مختلفی برای تعیین مکان وقوع خطا در خطوط انتقال وجود دارد. یکی از این روش‌های مرسوم، استفاده از رله‌ی دیستانس و آنالیز امپدانس دیده شده توسط آن می‌باشد، اما عوامل متعددی سبب کاهش دقت رله‌ی دیستانس در تعیین مکان صحیح خطا می‌شوند. مهمترین این عوامل وجود مقاومت خطا، تغییر آرایش شبکه و تزریق جریان از پایانه‌ی دیگر خط به محل خطا، می‌باشد. در این تحقیق برای حذف اثر سوء عوامل مذکور، یک روش جدید مکان‌یابی خطای تک فاز به زمین، برای خطوط دو پایانه‌ای مجهز به سیستم ارتباطی، معرفی شده است. در این روش ابتدا یک مدار معادل مناسب برای شبکه‌ی دربرگیرنده‌ی خط انتقال مورد مطالعه پیشنهاد شده و پس از محاسبه‌ی پارامترهای این مدار معادل، مکان‌یابی خطا توسط رله انجام می‌شود. فرآیند تخمین امپدانس‌های مدار معادل، مبتنی بر تخمین آنالیز امپدانس‌های تونن شبکه از دید پایانه‌های خط انتقال در شرایط قبل از وقوع خطا و پس از رفع خطا می‌باشد. همچنین در صورت نیاز از داده‌های آفلاین ذخیره شده در حافظه رله (شامل امپدانس‌های مدار معادل پیشنهادی برای آرایش‌های مختلف شبکه با رعایت معیار $N-1$) نیز استفاده می‌شود. این روش قادر است بلافاصله پس از رخداد خطا به کمک اطلاعات محلی و اطلاعات دریافت شده از پایانه‌ی دور خط انتقال، مکان خطا و مقاومت خطا را با سرعت و دقت بسیار بالا محاسبه کند. الگوریتم یاد شده بر روی شبکه ۳۹ باسه استاندارد IEEE آزمایش شده است و نتایج شبیه‌سازی، به خوبی کارایی آن را در تعیین مکان خطا و محاسبه‌ی مقاومت خطا، نشان می‌دهد.

کلمات کلیدی: مکان‌یابی خطا، رله‌ی دیستانس، تغییر ساختار شبکه، امپدانس تونن، مقاومت خطا، مدار معادل شبکه.

تاریخ ارسال مقاله: ۱۴۰۲/۱۲/۰۳

تاریخ اصلاح مقاله: ۱۴۰۳/۱۰/۲۸

نام نویسنده‌ی مسئول: دکتر عباس صابری نوقابی

نشانی نویسنده‌ی مسئول: دانشکده مهندسی برق و کامپیوتر - دانشگاه بیرجند - بیرجند - ایران

۱- مقدمه

در عصر حاضر با گسترش روزافزون نیاز به انرژی الکتریکی، شبکه‌های انتقال توان در محدوده‌های وسیع جغرافیایی توسعه یافته‌اند. از سوی دیگر، اهمیت تامین انرژی الکتریکی مستمر و با کیفیت باعث شده است که شرکت‌های تامین کننده انرژی الکتریسیته، پیوسته در صدد بهبود عملکرد سیستم حفاظتی شبکه‌های خود و کاهش مدت زمان بازیابی بخش‌های خراب آن باشند. در این بین یکی از مهمترین چالش‌های پیش‌رو، تعیین مکان وقوع خطا و مقاومت خطا در خطوط انتقال، به منظور تسریع در انجام عملیات بازیابی شبکه می‌باشد و این موضوع به جهت وسعت شبکه‌های امروزی و گاهی صعب‌العبور بودن مسیر خط انتقال، از اهمیت ویژه‌ای برخوردار است.

امروزه به سبب فراگیر شدن کاربرد رله‌های دیجیتال در سیستم‌های قدرت، امکان استفاده از الگوریتم‌های حفاظتی پیچیده‌تر بر روی این رله‌ها فراهم شده است. از آنجاییکه رله‌ی دی‌ستانس، به عنوان حفاظت اصلی شبکه‌های انتقال استفاده می‌شود و فلسفه‌ی حفاظت دی‌ستانس مبتنی بر تخمین فاصله‌ی مکان وقوع خطا از محل نصب رله به کمک امپدانس محاسبه شده در پایانه‌ی نصب رله می‌باشد، می‌توان از این قابلیت رله‌ی دی‌ستانس به منظور تعیین مکان وقوع خطا در شبکه، استفاده کرد (Cook, 1986). عوامل متعددی سبب خطای رله‌ی دی‌ستانس در تخمین مکان وقوع خطا می‌شوند که در (Saha et al., 2010) این عوامل مورد بررسی قرار گرفته‌اند. دو عامل اثرگذار مهم بر روی امپدانس محاسبه شده توسط رله‌ی دی‌ستانس، عدم قطعیت در ساختار شبکه و اندازه‌ی مقاومت محل خطا (در صورت وقوع خطا) می‌باشند که می‌توانند باعث کاهش دقت رله (کاهش یا افزایش برد آن) در محاسبه‌ی مکان خطا شوند (Eriksson et al., 1982; Saha et al., 2010; Takagi et al., 1985).

در این تحقیق برای حذف اثر سوء دو عامل فوق، یک الگوریتم مکان‌یابی خطای جدید قابل اعمال در رله‌ی دی‌ستانس، برای خطای تک فاز به زمین در خطوط انتقال دو پیلنه‌ای مجهز به سیستم ارتباطی، پیشنهاد شده است. این الگوریتم به کمک تخمین آنلاین امپدانس تونن شبکه در پایانه‌های خط انتقال، می‌تواند مقاومت خطا و مکان وقوع خطا را با دقت و سرعت بالا تعیین کند. در این طرح، یک مدار معادل مناسب برای شبکه‌ی دربرگیرنده خط انتقال پیشنهاد شده و تلاش می‌شود با تخمین امپدانس‌های آن، محاسبات مکان‌یابی خطا، بر اساس این مدار معادل انجام گیرد. فرآیند تخمین امپدانس‌های مدار معادل، مبتنی بر تخمین آنلاین امپدانس‌های تونن شبکه از دید پیلنه‌های خط انتقال در شرایط قبل از وقوع خطا و پس از رفع آن می‌باشد. همچنین در صورت نیاز از جلگ اطلاعاتی آنلاین رله، که شامل امپدانس‌های مدار معادل

متناظر با آرایش‌های مختلف شبکه می‌باشد، استفاده خواهد شد. این روش قادر است بلافاصله پس از رخداد خطا به کمک اطلاعات محلی و اطلاعات دریافت شده از پایانه‌ی دور خط انتقال (امپدانس تونن و وضعیت کلیدها)، مکان خطا و مقاومت خطا را با سرعت و دقت بسیار بالا محاسبه کند.

نوآوری‌های این مقاله شامل موارد زیر است: در این تحقیق مدل استفاده شده برای شبکه، مدل جامع استفاده شده در (Anderson et al., 2022; Eisa & Ramar, 2010; Wiszniewski, 1983) امپدانس‌های این مدار معادل تخمین زده می‌شوند و لذا مدل ارائه شده قابلیت تطبیق‌پذیری با ساختارهای مختلف شبکه را دارا می‌باشد. همچنین الگوریتم ارائه شده مستقل از مقاومت خطا بوده و قادر است مقاومت خطا و مکان خطا را با دقت و سرعت بالا تخمین بزند. همچنین با توجه اینکه این الگوریتم بر اساس داده‌های رخداد خطای ذخیره شده در حافظه‌ی رله و بلافاصله پس از رفع خطا عمل می‌کند هم‌مزیت استفاده از داده‌های آنلاین را داشته و در لحظه‌ی وقوع خطا بار محاسباتی برای رله ایجاد نمی‌کند و هم با توجه به سرعت بالای عملکرد سیستم حفاظتی و پاسخ سریع الگوریتم پیشنهادی، مزیت پاسخ آنلاین را دارد.

۲- مکان‌یابی خطا توسط رله‌ی دی‌ستانس

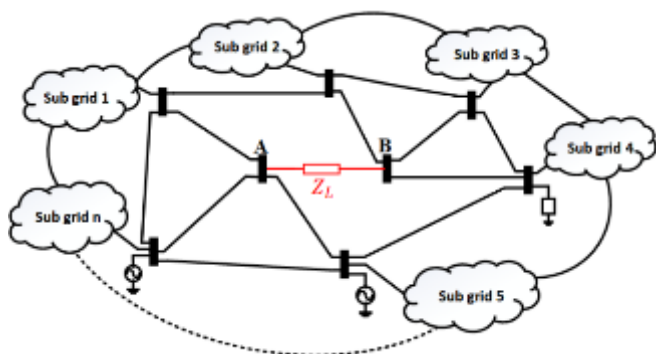
۲-۱- تاریخچه

الگوریتم‌های متنوعی برای مکان‌یابی خطا وجود دارد (Adem, 2020; Panahi et al., 2021; Saha et al., 2010). در (Panahi et al., 2021) این الگوریتم‌ها بر اساس روش محاسباتی استفاده شده دسته‌بندی شده‌اند. یک دسته از این الگوریتم‌ها قابلیت پیاده‌سازی بر روی رله‌ی دی‌ستانس را داشته و مبتنی بر محاسبه‌ی امپدانس دیده شده توسط یک یا هر دو پایانه‌ی خط انتقال می‌باشند (Panahi et al., 2021). پیشینه‌ی این الگوریتم‌ها به سال ۱۹۸۲ برمی‌گردد و برای اولین بار تاکاگی و همکاران در (Takagi et al., 1982)، با ساده‌سازی معادلات حلقه‌ی خطا و پیشنهاد تفکیک شبکه‌ی تحت خطای خالص از شبکه‌ی خطادار، یک الگوریتم مکان‌یابی با استفاده از اطلاعات یک پیلنه‌ی خط ارائه دادند (Takagi et al., 1982). یک سال بعد در (Schweitzer III, 1983)، برای بهبود دقت روش (Takagi et al., 1982)، یک الگوریتم مکان‌یابی دو پایانه‌ای معرفی شد. هم‌زمان در (Wiszniewski, 1983) با استفاده از مدل کامل خط انتقال واقع در یک شبکه‌ی به هم پیوسته، یک الگوریتم مکان‌یابی تک پیلنه‌ای با دقت بالا، برای خطای تک فاز به زمین و دو فاز به هم، ارائه شد. در سال ۱۹۸۵ در (Eriksson et al., 1985)، با ساده‌سازی مدل استفاده شده توسط (Wiszniewski, 1983)، پیشنهاد استفاده از شبکه‌های توالی مثبت، منفی و صفر مطرح شد و با جداسازی

الگوریتم‌های ارائه شده در این تحقیق‌ها، عدم تطبیق‌پذیری آنلاین با آرایش‌های مختلف شبکه و همچنین تأثیرپذیری از مقدار مقاومت خطا می‌باشد. در ادامه روند استخراج مدار معادل مناسب برای شبکه‌ی متصل به پایانه‌های خط انتقال شرح داده شده است.

یک خط انتقال فاقد خطای واقع در یک شبکه‌ی قدرت به هم پیوسته را، می‌توان به صورت خط AB در شکل (۱)، نشان داد. در این شبکه هر یک از زیر سیستم‌های ۱ تا n ، نشانگر بخشی از سیستم قدرت کل می‌باشند.

برای مدل‌سازی خط انتقال نشان داده شده در شکل (۱)، نمی‌توان از مدل استفاده شده در (Cook, 1986; Eriksson et al., 1985; Johns & Jamali, 1990; Novosel et al., 1996; Paladhi & Pradhan, 2017; Schweitzer III, 1983; Takagi et al., 1982) استفاده کرد، زیرا در این مدل‌ها، از امپدانس سایر مسیرهای ارتباطی بین پایانه‌های خط AB ، از طریق شبکه‌ی دربرگیرنده‌ی آن (که در شکل (۲) با Z_{AB} نشان داده شده)، صرف‌نظر شده است. در این تحقیق شبکه‌ی قدرت متصل به پایانه‌های خط AB به صورت شکل (۲) و توسط سه امپدانس Z_A ، Z_B و Z_{AB} و منابع ولتاژ E_A و E_B مدل شده است. در این شکل خط AB (به طول L و امپدانس واحد طول Z_L)، با امپدانس Z_L نشان داده شده است. این مدل در (Eisa & Ramar, 2010; Wiszniewski, 1983) نیز مورد استفاده قرار گرفته است.



شکل (۱): خط انتقال AB و شبکه‌ی دربرگیرنده‌ی آن

شبکه‌ی تحت خطای خالص از شبکه‌ی خطادار و استفاده از اطلاعات هر دو پایانه‌ی خط، مفهوم ضرایب توزیع جریان خطا معرفی شد و بر اساس آن روش مکان‌یابی خطای جدیدی ارائه شد که در خطوط انتقال بین ناحیه‌ی از دقت بالایی برخوردار بود. هرچند روش‌های ذکر شده به راحتی در رله‌های دیجیتال امروزی قابل پیاده‌سازی هستند اما برای اولین بار در سال ۱۹۸۶، سه الگوریتم مختلف برای استفاده در رله‌ی دیستانس معرفی شد (Cook, 1986). روش مکان‌یابی (Johns & Jamali, 1990)، مبتنی بر مدل گسترده خط انتقال و مستقل از مقاومت خطا می‌باشد که در سال ۱۹۹۰ ارائه شد. سال ۱۹۹۶ در (Novosel et al., 1996) یک روش مکان‌یابی دو پایانه‌ی آفلاین ارائه شد که نیازی به اطلاعات همگام شده نداشت. در سال ۲۰۰۴ روش مکان‌یابی خطای تک پایانه‌ی مورد استفاده در خطوط انتقال موازی معرفی شد (Izykowski et al., 2004). سال ۲۰۱۰ در (Eisa & Ramar, 2010) یک روش مکان‌یابی تک پایانه‌ی برای همه‌ی انواع خطاهای خط انتقال، با استفاده از مدل جامع شبکه و مدل گسترده خط انتقال ارائه شد. در (Paladhi & Pradhan, 2017)، سال ۲۰۱۷ یک طرح حفاظت تطبیقی برای رله‌ی دیستانس با در نظر گرفتن اثر تغییر ساختار شبکه و ارائه یک فرموله‌بندی متفاوت، پیشنهاد شد که مبتنی بر محاسبه‌ی امپدانس‌های شبکه بود. اما نه در (Eisa & Ramar, 2010) و (Paladhi & Pradhan, 2017) و نه در سایر تحقیقات این حوزه، تاکنون روشی برای محاسبه‌ی آنلاین امپدانس‌های شبکه ارائه نشده است.

در این تحقیق تلاش شده است نقاط ضعف روش‌های مکان‌یابی مبتنی بر محاسبه‌ی امپدانس پوشش داده شود و یک روش مکان‌یابی با دقت بالا به کمک اطلاعات رخداد خطای ثبت شده در رله‌ی دیستانس ارائه شود. بدین منظور ابتدا لازم است برای شبکه‌ی دربرگیرنده‌ی خط انتقال یک مدل مناسب انتخاب شود.

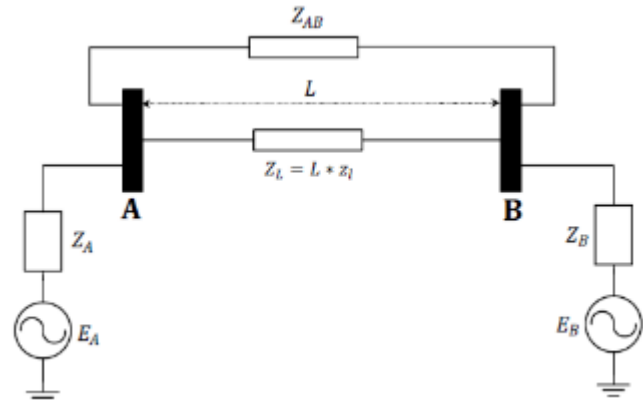
۲-۲- مدل شبکه در شرایط عادی بهره‌برداری

مدل‌های استفاده شده برای شبکه در (Cook, 1986; Eriksson et al., 1985; Izykowski et al., 2004; Johns & Jamali, 1990; Novosel et al., 1996; Paladhi & Pradhan, 2017; Schweitzer III, 1983; Takagi et al., 1982) جامع نبوده و دقت آنها تنها در شبکه‌هایی که مسیر ارتباطی بین پایانه‌های خط انتقال، خود خط انتقال (مانند خطوط بین ناحیه‌ای یا تبادل) می‌باشد، کافی است و با اضافه شدن یک مسیر ارتباطی جدید، دقت آنها کاهش می‌یابد. این موضوع با توجه به پیوسته بودن آرایش اکثر شبکه‌های انتقال امروزی، سبب ناتوانی این مدل‌ها در پاسخگویی به ساختارهای مختلف شبکه می‌شود. همچنین با اینکه در (Eisa & Ramar, 2010; Izykowski et al., 2004; Wiszniewski, 1983)، مدل کامل شبکه در نظر گرفته شده، اما نقطه ضعف اصلی

اگر فرض کنیم رله‌ی دی ستانس R در پایانه‌ی A قرار دارد امیدانس دیده شده تو سطر آن طبق رابطه‌ی (۱) محاسبه می‌شود. همانطور که در شکل (۴) نشان داده شده، در این رابطه بالانویس f معرف کمیت‌های شبکه در شرایط خطا می‌باشد. ولتاژ شین A، V_A^f ، جریان تزریقی شین A به خط AB، I_A ، مجهولات R_f ، I_f و d ، به ترتیب مقاومت، جریان و مکان خطا در شرایط وقوع خطا و Z_R امیدانس دیده شده تو سطر رله‌ی دی ستانس می‌باشند. با توجه به اینکه می‌توان رابطه‌ی (۱) را به دو بخش حقیقی و موهومی تفکیک کرد، نهایتاً یک دستگاه دو معادله و سه مجهول بدست می‌آید، که چون تعداد مجهولات بیشتر از معادلات است، نمی‌توان به جواب یکتایی برای آن رسید.

$$Z_R = \frac{V_A^f}{I_{LA}^f} = d Z_L + R_f \frac{I_f}{I_{LA}^f} \quad (1)$$

سال ۱۹۸۲ در (Takagi et al., 1982) تاکاگی و همکاران به منظور یافتن راه‌حلی برای رابطه‌ی (۱)، مطابق شکل (۵)، پی‌شهاد تفکیک شبکه‌ی خطادار به دو شبکه‌ی فاقد خطا و شبکه‌ی تحت خطای خالص مطرح و جریان خطا را بر حسب کمیت‌های شبکه‌ی تحت خطای خالص محاسبه کردند. در این معادله سازی، کمیت‌های شبکه‌ی خطادار برابر مجموع کمیت‌های نظیر به نظیر آن در شبکه‌ی فاقد خطا و شبکه‌ی تحت خطای خالص می‌باشد. همچنین با توجه به اختلاف دامنه‌ی جریان خطا و جریان بار، فرض شده است که در طی فرآیند وقوع خطا بار ثابت می‌باشد و می‌توان از اطلاعات شبکه قبل از وقوع خطا، برای شبکه‌ی فاقد خطا استفاده کرد. کمیت‌های شبکه‌ی تحت خطای خالص، مطابق روابط (۲) محاسبه می‌شوند در این روابط بالانویس f نشان دهنده‌ی شرایط خطا و علامت Δ معرف کمیت‌های شبکه‌ی تحت خطای خالص می‌باشد. برای مثال در رابطه‌ی (۲) جریان تزریقی شین A به خط AB در شرایط وقوع خطا با I_{LA}^f ، در شرایط قبل از وقوع خطا (کمیت متناظر در شبکه‌ی خطا) با I_{LA} و سهم آن در جریان خطای کل (کمیت متناظر در شبکه‌ی تحت خطای خالص) با ΔI_{LA}^f ، نمایش داده می‌شود. این کمیت‌ها در شکل (۵) نشان داده شده‌اند.

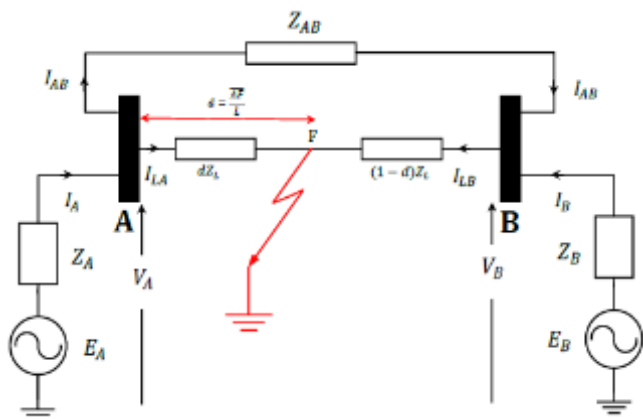


شکل (۲): مدار معادل پیشنهادی برای شبکه‌ی دربرگیرنده‌ی خط AB

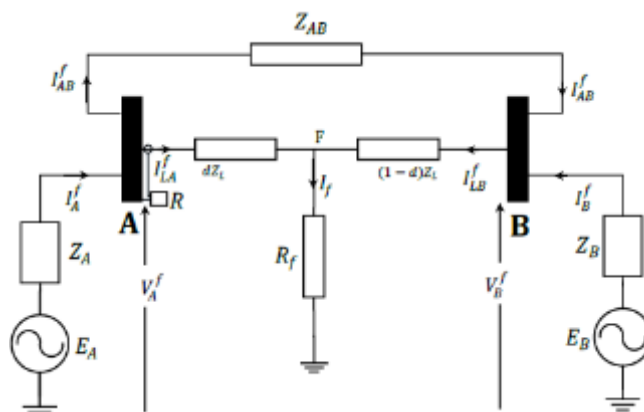
۲-۳- مدل شبکه در شرایط وقوع خطا در خط AB

وضعیت شبکه‌ی شکل (۲) در لحظه‌ی قبل از خطا را می‌توان مطابق شکل (۳) نشان داد، که در آن $I_{AB} = -I_{BA}$ جریان جاری از شین A به شین B از طریق شبکه‌ی خارجی، I_{LA} و I_{LB} به ترتیب جریان تزریقی شین A و شین B به خط AB، I_A و I_B به ترتیب جریان‌های تزریقی شبکه‌ی خارجی به شین‌های A و B و ولتاژ شین‌ها V_A و V_B می‌باشند. در شکل (۳)، محل وقوع خطا و d پریونیت فاصله‌ی محل خطا از پایانه‌ی A (که اصطلاحاً مکان خطا نامیده می‌شود) می‌باشد.

در مدل سازی خطای تک فاز به زمین، مطابق شکل (۴) هادی فاز از طریق مقاومت R_f که مقدار آن می‌تواند بین صفر تا مقادیر بسیار بالا متغییر باشد، به زمین متصل می‌شود (Cook, 1986). وجود این مقاومت در حضور جریان تزریقی از پایانه‌ی دیگر خط انتقال، سبب بروز خطای رله‌ی دی‌ستانس در محاسبه‌ی مقاومت خطا و تخمین مکان خطا می‌شود (Eriksson et al., 1985; Takagi et al., 1982).

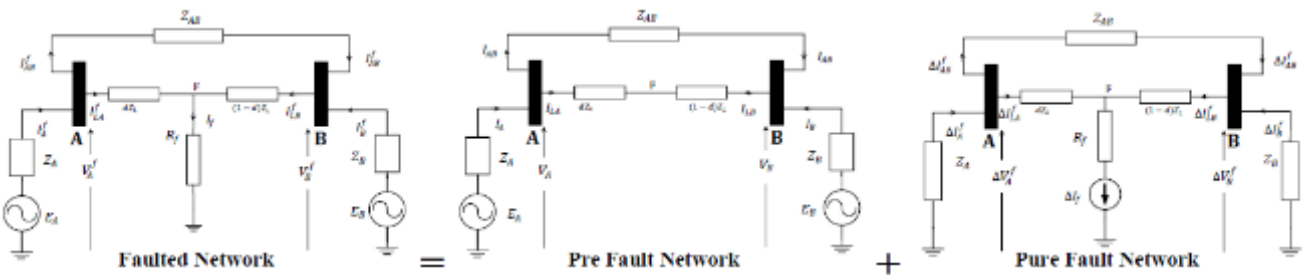


شکل (۳): وقوع خطا اتصال کوتاه تک فاز به زمین در خط AB



شکل (۴): مدل شبکه در حالت وقوع خطا در خط AB

$$\begin{aligned} \Delta I_{LA}^f &= I_{LA}^f - I_{LA} \\ \Delta I_{LB}^f &= I_{LB}^f - I_{LB} \\ \Delta I_{LAB}^f &= I_{LAB}^f - I_{LAB} \\ \Delta I_f &= I_f - 0 \\ \Delta V_{LA}^f &= V_{LA}^f - V_{LA} \\ \Delta V_{LB}^f &= V_{LB}^f - V_{LB} \end{aligned} \quad (۲)$$



شکل (۵): تفکیک شبکه‌ی خطادار به شبکه‌ی قبل از خطا و شبکه‌ی تحت جریان خطای خالص

$$k_{A1}^f = \frac{I_{LA1}^f}{I_{F1}} = \frac{K_1 d + L_1}{M_1} \quad (a)$$

$$k_{A2}^f = \frac{\Delta I_{LA2}^f}{I_{F2}} = k_{A2}^f \quad (b)$$

$$k_{A0}^f = \frac{I_{LA0}^f}{I_{F0}} = \frac{K_0 d + L_0}{M_0} \quad (c) \quad (6)$$

برای شبکه‌ی شکل (۴)، جریان خطا را می‌توان طبق رابطه‌ی (۷) به صورت ترکیب وزنی مولفه‌های توالی جریان خطا نوشت. با توجه به وجود رابطه بین جریان مدارهای توالی، انتخاب ضرایب وزنی a_1^f ، a_2^f و a_0^f متناسب با نوع خطا، فاز وقوع خطا و پاره‌ای اولویت‌های محاسباتی و تکنیکی صورت می‌پذیرد (Eriksson et al., 1985).

$$I_f = a_1^f I_{f1} + a_2^f I_{f2} + a_0^f I_{f0} \quad (7)$$

با انتخاب ضرایب وزنی به گونه‌ای که منجر به حذف مولفه‌ی توالی صفر شود، جریان خطا به صورت رابطه‌ی (۸) در نظر گرفته می‌شود (Eriksson et al., 1985).

$$I_f = a_1^f \Delta I_{LA1}^f + a_2^f I_{LA2}^f \quad (8)$$

به کمک رابطه‌ی (۶)-(۸) و جایگذاری رابطه‌ی (۸) در رابطه‌ی (۱)، رابطه‌ی (۹) برای محاسبه‌ی امپدانس دیده شده توسط رله‌ی دیستانس بدست می‌آید.

$$Z_R = d Z_L + R_f \frac{M_1(a_1^f \Delta I_{LA1}^f + a_2^f I_{LA2}^f)}{(K_1 d + L_1) I_{LA}^f} \quad (9)$$

اگر رابطه‌ی (۹) بر حسب d بازنویسی شود، رابطه‌ی (۱۰) بدست می‌آید.

$$K_1 Z_L^2 d^2 + (L_1 Z_{L1} - K_1 Z_R) d - L_1 Z_R + R_f \frac{M_1(a_1^f \Delta I_{LA1}^f + a_2^f I_{LA2}^f)}{I_{LA}^f} = 0 \quad (10)$$

چنانچه در رابطه‌ی (۱۰) ضرایب K_1 ، L_1 و M_1 معلوم باشند با توجه به معلوم بودن سایر پارامترها، با تجزیه‌ی این رابطه به بخش‌های حقیقی و موهومی، مجهولات این معادله d و R_f می‌تواند به طور دقیق قابل محاسبه خواهند بود (Saha et al., 2010). برای محاسبه‌ی ضرایب K_1 ، L_1 و M_1 نیز، ابتدا باید امپدانس‌های Z_A ، Z_B و Z_{AB} که نشان دهنده‌ی ساختار شبکه‌ی شکل (۲) هستند، تعیین شوند.

شبکه‌ی تحت خطای خالص تنها از طریق منبع جریان معادل I_f تحریک می‌شود و لذا امپدانس‌های شبکه به نوعی مقسم جریان خطا می‌باشند. نسبت جریان خطای خالص تزریقی از هر بخش شبکه به جریان خطای کل را، ضریب توزیع جریان خطای آن بخش شبکه می‌نامیم. این ضریب که بدون بعد می‌باشد برای جریان تزریقی پایانه‌ی A به محل خطا، k_A^f نام‌گذاری و طبق رابطه‌ی (۴) تعریف و بر حسب امپدانس‌های مدار معادل پیرسشده‌ی، امپدانس خط AB و مکان خطا محاسبه می‌شود (Eriksson et al., 1985) و از آنجاییکه مکان خطا قبل از وقوع خطا مشخص نمی‌باشد این ضریب بر حسب مکان وقوع خطا تغییر می‌کند.

$$k_A^f = \frac{\Delta I_{LA}^f}{I_f} = \frac{Z_{AB}(Z_B + Z_L) + Z_L(Z_A + Z_B) - d(Z_{AB}Z_L + Z_L(Z_A + Z_B))}{Z_{AB}(Z_A + Z_B + Z_L) + Z_L(Z_A + Z_B)} \quad (3)$$

k_A^f را می‌توان به صورت رابطه‌ی (۴) نوشت که در آن پارامترهای M ، K و L از جنس امپدانس می‌باشند و بر حسب امپدانس‌های مدار معادل و امپدانس خط AB و مستقل از مکان وقوع خطا، طبق روابط (۵)-(a)، (b) و (c) قابل محاسبه می‌باشند (Saha et al., 2010).

$$k_A^f = \frac{K d + L}{M} \quad (4)$$

$$K = -(Z_{AB}Z_L + Z_L(Z_A + Z_B)) \quad (a)$$

$$L = Z_{AB}(Z_B + Z_L) + Z_L(Z_A + Z_B) \quad (b)$$

$$M = Z_{AB}(Z_A + Z_B + Z_L) + Z_L(Z_A + Z_B) \quad (c) \quad (5)$$

در شبکه‌های سه فاز که عموماً خطاها نامتقارن هستند، این ضرایب برای شبکه‌های توالی مثبت، منفی و صفر نیز به ترتیب با k_{A1}^f ، k_{A0}^f و k_{A2}^f نمایش و به صورت روابط (۶) تعریف می‌شوند (Saha et al., 2010).

ضرایب K_1 ، L_1 و M_1 بر حسب امپدانس‌های شبکه‌های توالی مثبت و ضرایب K_0 ، L_0 و M_0 بر حسب امپدانس‌های شبکه‌ی توالی صفر شبکه‌ی تحت خطای خالص محاسبه می‌شوند و روابط آنها مشابه روابط (۵) می‌باشد. نوآوری مهم این تحقیق تخمین این ضرایب به کمک اطلاعات ساختاری شبکه و اندازه‌گیری‌های آنالین می‌باشد.

۳- روش پیشنهادی محاسبه‌ی پارامترهای

مدار معادل شبکه

چنانچه امپدانس تونن شبکه‌ی شکل (۲)، از دید پایانه‌ی A، Z_{thA} و از دید پایانه‌ی B، Z_{thB} نام گذاری گردد، این امپدانس‌ها بر حسب پارامترهای این شبکه به شرح روابط (۱۱) و (۱۲) محاسبه خواهند شد.

$$Z_{thA} = [(Z_L \parallel Z_{AB}) + Z_B] \parallel Z_A = \frac{Z_A Z_L Z_{AB} + Z_A Z_B (Z_L + Z_{AB})}{Z_L Z_{AB} + Z_B (Z_L + Z_{AB}) + Z_A (Z_L + Z_{AB})} \quad (11)$$

$$Z_{thB} = [(Z_L \parallel Z_{AB}) + Z_A] \parallel Z_B = \frac{Z_B Z_L Z_{AB} + Z_A Z_B (Z_L + Z_{AB})}{Z_L Z_{AB} + Z_B (Z_L + Z_{AB}) + Z_A (Z_L + Z_{AB})} \quad (12)$$

از نماد \parallel برای نشان دادن امپدانس‌های موازی، استفاده شده است. حال اگر در شبکه‌ی شکل (۲)، خط AB از مدار خارج گردد و مجدداً امپدانس تونن از دید پایانه‌ی A و B، محاسبه و به ترتیب با Z_{thB}' و Z_{thA}' نام‌گذاری گردد، روابط (۱۳) و (۱۴) بدست می‌آیند.

$$Z_{thA}' = (Z_{AB} + Z_B) \parallel Z_A = \frac{Z_A (Z_B + Z_{AB})}{Z_A + Z_B + Z_{AB}} \quad (13)$$

$$Z_{thB}' = (Z_{AB} + Z_A) \parallel Z_B = \frac{Z_B (Z_A + Z_{AB})}{Z_A + Z_B + Z_{AB}} \quad (14)$$

با توجه به معلوم بودن امپدانس خط $(Z_L)_{AB}$ ، چنانچه سمت چپ معادلات (۱۱)، (۱۲)، (۱۳) و (۱۴) معلوم باشد، می‌توان با انتخاب سه معادله از بین روابط مذکور، امپدانس‌های مجهول شبکه شکل (۲) (Z_{AB}, Z_B, Z_A) را محاسبه کرد.

برای محاسبه‌ی $Z_{thA}, Z_{thB}, Z_{thA}', Z_{thB}'$ دو روش وجود دارد. روش اول مبتنی بر محاسبه‌ی سیمت‌های آفلاین و معلوم بودن امپدانس کلیه‌ی اجزای شبکه است و روش دوم مبتنی بر اندازه‌گیری آنلاین امپدانس تونن شبکه از دید پایانه‌های خط AB ، می‌باشد.

۳-۲ روش پیشنهادی محاسبه‌ی آفلاین امپدانس‌های

مدار معادل

از آنجاییکه عناصر قطری ماتریس امپدانس شبکه (Z_{bus}) ، امپدانس‌های تونن شبکه از دید شین متناظر با شماره‌ی سطر (یا ستون) آن می‌باشند، لذا اگر امپدانس کلیه‌ی اجزای شبکه معلوم باشد، می‌توان ماتریس امپدانس شبکه (Z_{bus}) را تشکیل داد و به امپدانس‌های تونن شبکه از دید پایانه‌های خط انتقال دسترسی پیدا کرد. چنانچه شین A متناظر با سطر i ام و شین B متناظر با سطر j ام ماتریس Z_{bus} باشد، عناصر Z_{ii} و Z_{jj} ماتریس Z_{bus} ، به ترتیب معادل Z_{thA} و Z_{thB} می‌باشند و چنانچه ماتریس Z_{bus} در حالت خروج خط AB تشکیل شود، عناصر Z_{ii} و Z_{jj} ماتریس Z_{bus} ، به ترتیب معادل Z_{thA}' و Z_{thB}' خواهند بود. بدین ترتیب می‌توان مشابه روند فوق، به ازای هر آرایش شبکه (خروج

خطوط، ژنراتورها، تراز سفورماتورها و بارها) سمت چپ روابط (۱۱)، (۱۲)، (۱۳) و (۱۴) را بدست آورد و سپس امپدانس‌های مجهول شبکه (Z_{AB}, Z_B, Z_A) را محاسبه کرد.

۳-۳ تخمین آنلاین امپدانس‌های مدار معادل

برای تخمین آنلاین امپدانس‌های مدار معادل پیشنهادی، ابتدا لازم است سمت چپ روابط (۱۱)، (۱۲)، (۱۳) و (۱۴) که همان امپدانس‌های تونن شبکه از دید شین‌های A و B می‌باشند به صورت آنلاین اندازه‌گیری شوند. روش‌های متنوعی برای تخمین آنلاین امپدانس تونن از دید شین، وجود دارد (Abdelkader et al., 2018; Abdelkader & Morrow, 2012; Arancibia et al., 2020; Yuan & Li, 2014; Yun et al., 2019). در این تحقیق برای تخمین آنلاین امپدانس‌های تونن شبکه، از تکنیک معرفی شده در (Abdelkader & Morrow, 2012) استفاده شده است. برای این منظور در هر کدام از پایانه‌های A و B یک بار $(L_B$ و $L_A)$ در نظر گرفته شده و با دنبال کردن ولتاژ و جریان آنها، امپدانس تونن شبکه از دید شین‌های A و B محاسبه می‌شود.

با توجه به اینکه در پایانه‌ی نصب رله، امکان دسترسی همزمان به اطلاعات پایانه‌ی دور خط انتقال، از طریق سیستم ارتباطی با سرعت بالا، میسر است، می‌توان به طور همزمان در هر دو پایانه‌ی A و B امپدانس تونن شبکه Z_{thA} و Z_{thB} را محاسبه و نتیجه را به پایانه‌ی دیگر ارسال کرد. اما امکان محاسبه‌ی Z_{thA}' و Z_{thB}' در شرایط عادی بهره‌برداری وجود ندارد، زیرا نمی‌توان خط انتقال در حال بهره‌برداری عادی را از مدار خارج کرد و نیاز است راه‌کاری اتخاذ گردد که قبیل پیاده سازی عملی باشد. این چالش، با ارائه‌ی روش پیشنهادی این تحقیق مرتفع شده است.

۳-۴ روش پیشنهادی تخمین امپدانس‌های مدار

معادل

روش پیشنهادی این تحقیق برای تخمین امپدانس‌های مدار معادل، ترکیبی از هر دو روش آفلاین و آنلاین می‌باشد و به طور خلاصه شامل گام‌های زیر است:

گام ۱: با تشکیل بانک اطلاعاتی رله به روش شرح داده شده در بخش ۲-۳، $Z_{thA}, Z_{thB}, Z_{thA}', Z_{thB}'$ به همراه امپدانس‌های مدار متناظر آنها Z_A, Z_B, Z_{AB} ، به ازای آرایش‌های مختلف شبکه (خروج تکی کلیه‌ی عناصر شبکه)، به عنوان یک ترکیب یکتا تعریف می‌شوند. الگوریتم اجرای این گام تحت عنوان اطلاعات آفلاین در شکل (۶) آمده است.

گام ۲: در این گام امپدانس‌های تونن شبکه از دید پایانه‌های خط انتقال (Z_{thA} و Z_{thB}) برای یافتن سمت چپ روابط (۱۱) و (۱۲)، به صورت آنلاین و با دنبال کردن ولتاژ و جریان بارهای در نظر گرفته شده

در پایانه های خط انتقال، تخمین زده می شود و Zth_A^{online} و Zth_B^{online} نامیده می شوند.

گام ۳: چنانچه پس از وقوع خطا، خط AB از مدار خارج شود به کمک اطلاعات پایانه های خط در شرایط پس از رفع خطا، Zth_A^{online} و Zth_B^{online} نیز به طور مستقیم قابل محاسبه می باشد و به کمک روابط (۱۱)، (۱۲)، (۱۳) و (۱۴) امیدانس های مدار معادل محاسبه خواهند شد.

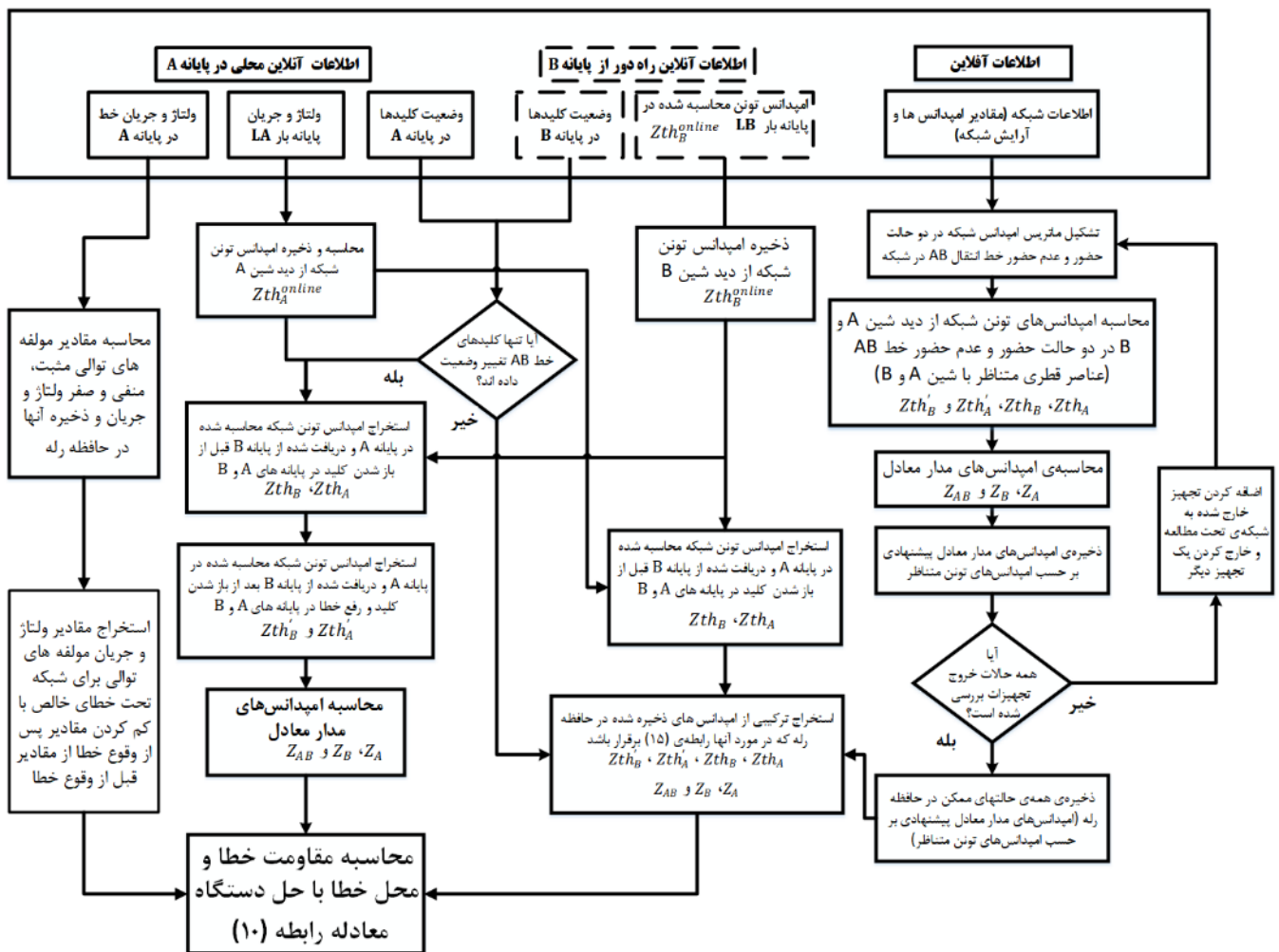
گام ۴: چنانچه به هر دلیلی پس از وقوع خطا، شرایطی غیر از خروج خط AB رخ دهد، به کمک اندازه گیری های آنلاین انجام شده قبل از وقوع خطا (Zth_A^{online} و Zth_B^{online}) و اطلاعات ذخیره شده در حافظه رله در گام ۱، آرایشی که Zth_A و Zth_B در آن کمترین فاصله با Zth_A^{online} و Zth_B^{online} را دارا باشد و رابطه (۱۵) را برآورده کند، از حافظه رله استخراج شده و به عنوان مدل معادل شبکه ای قبل از وقوع خطا، انتخاب می شود. در رابطه (۱۵)، i شمارنده ی آرایش ها، Z_i حاوی امیدانس های معرف آرایش نام (مطابق رابطه (۱۶)) و Z_{Table} کل آرایش های ذخیره شده در حافظه رله می باشد.

$$\min \left(\sqrt{(Zth_A^{online} - Zth_A^i)^2 + (Zth_B^{online} - Zth_B^i)^2} \right) \quad \forall Z_i, \quad Z_i \in Z_{Table} \quad (15)$$

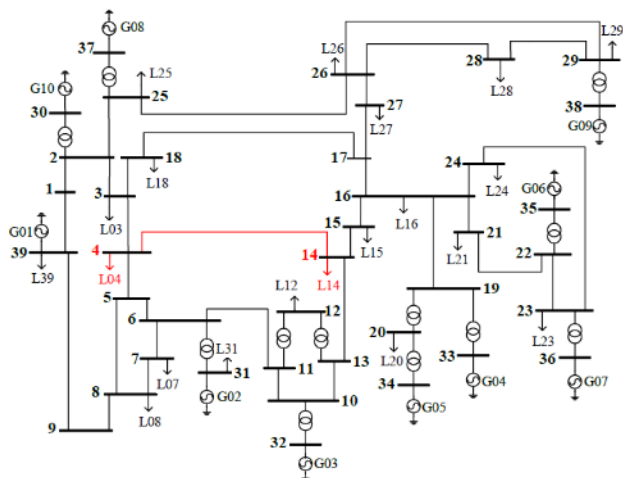
$$Z_i = (Zth_A^i, Zth_B^i, Zth_A^i, Zth_B^i, Z_A^i, Z_B^i, Z_{AB}^i) \quad (16)$$

۴- مکان یابی خطا به کمک روش پیشنهادی

الگوریتم پیشنهادی این تحقیق برای یافتن محل دقیق خطا و مقدار مقاومت خطا برای رله ی مذ صوبه در پایانه ی A ، به شرح ارایه شده در فلوجارت شکل (۶) می باشد که گام های آن در بخش ۴-۳ شرح داده شده است. در این تحقیق فرض شده است که وقوع خطای تک فاز به زمین در خط انتقال دو پایانه ای AB ، با عملکرد رله ی دیستانس تشخیص داده شده است و هدف یافتن محل دقیق خطا و مقدار مقاومت خطا می باشد. این موضوع با استخراج پارامترهای مدار معادل شبکه ای شکل (۲) و حل دستگاه معادله ی رابطه ی (۱۰) انجام می گردد. بارهای L_B و L_A به ترتیب در شین A و B به منظور محاسبه ی امیدانس های تونن در نظر گرفته شده اند و با دنبال کردن ولتاژ و جریان آنها، امیدانس تونن های شبکه تخمین زده می شوند.



شکل (۶): فلوجارت الگوریتم مکان‌یابی خطای پیشنهادی



شکل (۷): شبکه ۳۹ باسه استاندارد IEEE با اضافه شدن بار L14

۲-۵- محاسبه‌ی امپدانس‌های مدار معادل پیشنهادی در حالت آفلاین

برای شبکه‌ی شکل (۷)، با تشکیل ماتریس امپدانس شبکه (با فرض در مدار بودن کلیه اجزای شبکه و در حالت بار نامی)، امپدانس‌های تونن شبکه از دید پایانه‌های خط ۱۴-۴، در دو حالت در مدار بودن آن (Z_{thA} و Z_{thB}) و خروج آن (Z'_{thA} و Z'_{thB})، به شرح جدول (۱) بدست می‌آید.

جدول (۱): امپدانس‌های تونن شبکه از دید پایانه‌های خط ۱۴-۴

پارامتر	مقدار (Ω)
Z_{th4}	$۲.۴۰ + ۲۹.۴۸i$
Z_{th14}	$۲.۵۶ + ۳۱.۲۱i$
Z'_{th4}	$۲.۶۹ + ۳۳.۰۷i$
Z'_{th14}	$۳.۲۴ + ۳۸.۳۳i$

با انتخاب سه معادله از بین روابط (۱۱)، (۱۲)، (۱۳) و (۱۴) امپدانس‌های مدار معادل پیشنهادی شکل (۲)، به شرح جدول (۲) محاسبه می‌شوند. این امپدانس‌ها نشان دهنده‌ی ساختار پایه‌ی شبکه‌ی شکل (۷) در حالت در مدار بودن کلیه عناصر شبکه می‌باشند و خروج هر عنصر شبکه باعث تغییر در این امپدانس‌ها خواهد شد.

جدول (۲): امپدانس‌های مدار معادل پیشنهادی شبکه ۳۹ باسه IEEE

پارامتر	مقدار (Ω)
Z_A	$۳.۷۸ + ۴۷.۳۹i$
Z_B	$۵.۸۳ + ۶۶.۶۷i$
Z_{AB}	$۳.۴۹ + ۴۲.۸۰i$

همانطور که در شکل (۶) نشان داده شده است اطلاعات ورودی الگوریتم مکان‌یابی پیشنهادی، به سه دسته‌ی اطلاعات آفلاین، اطلاعات آنلاین راه دور و اطلاعات آنلاین محلی تقسیم می‌شوند. اطلاعات آفلاین شامل مقادیر امپدانس‌های اجزای شبکه و آرایش آنها می‌باشند، جهت تهیه‌ی بلنک اطلاعاتی رله مورد استفاده قرار می‌گیرد. اطلاعات آنلاین راه دور، شامل وضعیت کلیدها و امپدانس تونن محاسبه شده در پایانه‌ی B (با دنبال کردن ولتاژ و جریان بار L_B) می‌باشند و برای تخمین امپدانس‌های مدار معادل شبکه استفاده می‌شوند. اطلاعات آنلاین محلی که در پایانه‌ی A در دسترس رله می‌باشند، شامل وضعیت کلیدهای پایانه‌ی A، ولتاژ و جریان بار L_A و جریان تزریقی پایانه‌ی A به خط AB می‌باشند و به ترتیب به منظور تعیین وضعیت خروج خط بعد از عملکرد سیستم حفاظت، تخمین امپدانس تونن دیده شده در پایانه‌ی A و انجام محاسبات رله‌ی دیستانس استفاده می‌شوند. شایان ذکر است در صورتیکه تغییر وضعیت کلیدهای پایانه‌ی A و پایانه‌ی B بعد از عملکرد سیستم حفاظت، مشخص کند که تنها خط انتقال AB از شبکه خارج شده است، می‌توان Z'_{thA} و Z'_{thB} را به طور مستقیم و با محاسبه‌ی امپدانس تونن شبکه در شرایط بعد از خروج خط، محاسبه کرد. در غیر این صورت با مراجعه به بلنک اطلاعاتی رله، طبق گام ۴ بخش ۴-۳، عمل می‌شود.

۲-۵ پیاده‌سازی روش پیشنهادی

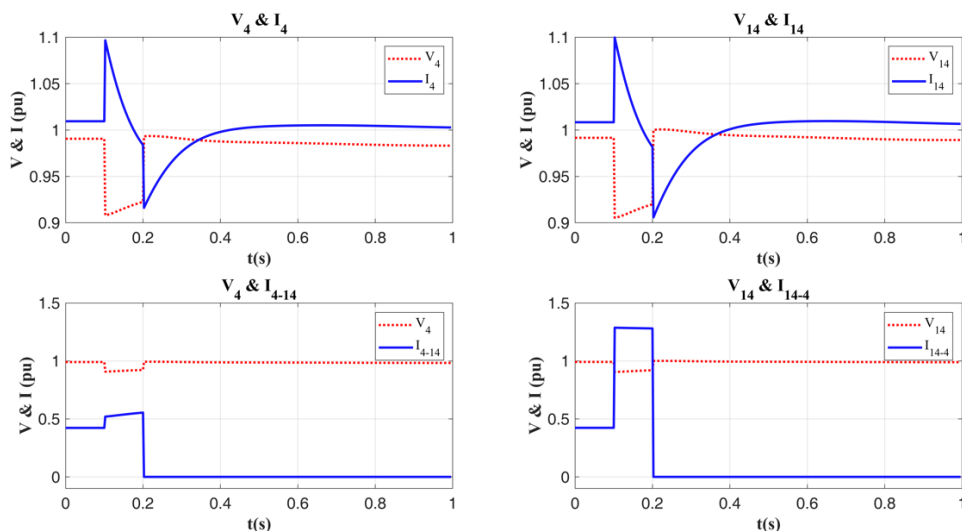
برای صحت‌سنجی روش پیشنهادی، این الگوریتم بر روی شبکه‌ی ۳۹ باسه استاندارد IEEE (Zimmerman & Murillo-Sánchez, 2016)، پیاده‌سازی شده است. برای انجام مطالعات مدنظر این تحقیق، خط انتقال موجود بین شین ۴ و شین ۱۴ انتخاب شده و جهت محاسبه‌ی امپدانس تونن شبکه در شین ۱۴، یک بار در شین ۱۴ (L_{14}) با قدرت $۱۵۳ + j۱۰۰$ MVA به شبکه‌ی استاندارد موجود اضافه شده است. شبکه‌ی مورد مطالعه با تغییرات لحاظ شده در شکل (۷) مشاهده می‌شود.

فرآیند شرح داده شده برای تشکیل جدول (۱) و جدول (۲) به ازای کلیه ساختارهای ممکن شبکه با رعایت معیار N-1 (خروج تکی تجهیزات)، انجام می‌شود تا بانک اطلاعاتی رله‌های منصوبه در شین ۴ و ۱۴ کامل گردد.

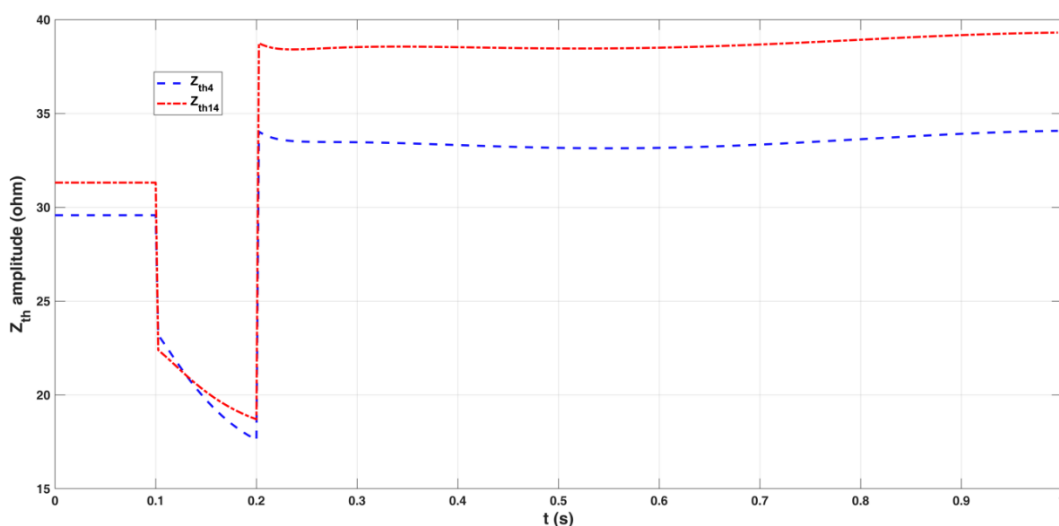
۳-۵- مطالعه موردی ۱

در مطالعه موردی اول فرض شده است که در سناریوهای مختلف یک خطای تک فاز به زمین با مقاومت‌های ۰، ۰.۵، ۵ و ۲۰ اهم و در

فاصله‌های ۲۰، ۵۰ و ۸۰ درصدی طول خط ۱۴-۴ نسبت به مبدا شین ۴، رخ می‌دهد و سیستم حفاظت جهت رفع خطا، پس از ۱۰۰ میلی ثانیه خط ۱۴-۴ را با باز کردن کلیدهای دو سمت آن، از مدار خارج می‌کند. تغییرات جریان بار L_4 و L_{14} (I_4 و I_{14})، ولتاژ شین‌های ۴ و ۱۴ (V_4 و V_{14}) و جریان تزریقی هر شین به خط ۱۴-۴ (I_{4-14}) و برای سناریوی ۸ (بر اساس شماره‌گذاری‌های جدول (۴))، در شکل (۸) آمده است.



شکل (۸): تغییرات ولتاژ و جریان بارهای L_4 و L_{14} و خط ۴-۱۴ در سناریوی ۸



شکل (۹): تغییرات امپدانس تونن شبکه از دید شین‌های ۴ و ۱۴ قبل، حین و بعد از رفع (قطع خط ۴-۱۴) خطای تکفاز به زمین در سناریوی ۸

جدول (۳): امپدانس‌های تونن شبکه، قبل، حین و بعد از وقوع خطا تکفاز به زمین طبق سناریوی ۸ مطالعه موردی ۱

امپدانس تونن	مقدار محاسبه شده قبل خطا (Ω)	مقدار محاسبه شده حین خطا در صورت استمرار خطا (Ω)	مقدار محاسبه شده بعد از رفع خطا و قطع خط (Ω)
Zth_4	$۲.۴۰ + ۲۹.۴۸i$	$۸.۰۱ + ۲۶.۵۸i$	$۲.۶۹ + ۳۳.۰۷i$
Zth_{14}	$۲.۵۶ + ۳۱.۲۱i$	$۱۰.۰۱ + ۲۷.۴۹i$	$۳.۲۴ + ۳۸.۳۳i$

با مشخص شدن پارامترهای شبکه، به کمک رابطه‌ی (۱۰) برای سناریوهای مختلف مطالعه‌ی موردی ۱، مکان (d^{cal}) و مقاومت (R_f^{cal}) خطای تخمین زده شده، محاسبه می‌شوند. میزان خطای

با دنبال کردن جریان بارهای L_4 و L_{14} ، امپدانس‌های تونن شبکه مطابق شکل (۹) بدست می‌آید. مقادیر حدی این امپدانس‌ها در جدول (۳) آمده است و همانطور که انتظار می‌رود با توجه به عدم تغییر در ساختار پلایه‌ی شبکه، مقادیر ستون دوم و چهارم جدول (۳)، که امپدانس‌های تونن محاسبه شده قبل از وقوع خطا (Zth_A و Zth_B) و پس از قطع خط و رفع خطا (Zth'_A و Zth'_B) می‌باشند، همان مقادیر جدول (۱) می‌باشند. در زمان وقوع خطا امپدانس تونن شبکه دچار تغییر می‌شود که مقدار حدی آن برای سناریوی ۸، مطابق ستون سوم جدول (۳) می‌باشد.

مجا سبات (Er)، به ازای ۱۲ سناریوی مختلف، مطابق جدول (۴) محاسبه می شود. در این جدول بالانویس ac نشانگر مقدار واقعی و بالانویس cal نشانگر مقدار تخمین زده شده توسط الگوریتم پیشنهادی می باشد. برای محاسبه خطای تخمین d و R_F ، با هر کدام از آنها جایگزین می شود.

$$Er = \frac{(X^{cal} - X^{ac})}{X^{ac}} * 100 \quad (17)$$

جدول (۴): نتایج مطالعه موردی ۱ برای ۱۲ سناریوی تعریف شده

سناریو	$R_F^{ac}(\Omega)$	$d^{ac}(\%)$	$R_F^{cal}(\Omega)$	$Er(\%)$	$d^{cal}(\%)$	$Er(\%)$
۱	۰	۲۰	۰	۰	۲۰	۰
۲	۰.۵	۲۰	۰.۵۰۱	۰.۲۴۲	۲۰.۰۰۵	۰.۰۲۶۷
۳	۵	۲۰	۵.۰۱۱	۰.۲۱۴	۲۰.۰۰۵	۰.۰۲۲۹
۴	۲۰	۲۰	۲۰.۰۳۸	۰.۱۹	۲۰.۰۰۴	۰.۰۱۷۵
۵	۰	۵۰	۰.۰۰۰۸	۰.۰۸	۵۰.۰۰۴	۰.۰۰۸
۶	۰.۵	۵۰	۰.۵۰۵	۰.۹۴	۵۰.۰۴۷	۰.۰۹۴
۷	۵	۵۰	۵.۰۳۶	۰.۷۲	۵۰.۰۳۶	۰.۰۷۲
۸	۲۰	۵۰	۲۰.۰۷۲	۰.۳۶	۵۰.۰۱۸	۰.۰۳۶
۹	۰	۸۰	۰.۰۰۱	۰.۱	۸۰.۰۰۸	۰.۰۱
۱۰	۰.۵	۸۰	۰.۵۰۵	۱.۰۸	۸۰.۰۸۶	۰.۱۰۸
۱۱	۵	۸۰	۵.۰۵۳	۱.۰۶	۸۰.۰۸۵	۰.۱۰۶
۱۲	۲۰	۸۰	۲۰.۰۱۷	۰.۸۵	۸۰.۰۶۸	۰.۰۸۵

جدول (۵) نشان می دهد که در هر دو حالت، مراجعه اطلاعات آفلاین رله (Z_{Table}) تکمیل شده در گام ۱ بخش ۳-۳) در شرایط قبل از وقوع خطا و اندازه گیری مستقیم امپدانس تونن شبکه در شرایط پس از رفع خطا، پاسخ یکسانی بدست آمده است.

جدول (۵): امپدانس های تونن شبکه قبل، حین و بعد از اجرای سناریوی ۸، در مطالعه موردی ۲

امپدانس تونن	مقدار محاسبه شده قبل خطا (Ω)	مقدار محاسبه شده حین خطا در صورت استمرار خطا (Ω)	مقدار محاسبه شده بعد از رفع خطا و قطع خط (Ω)
Z_{th4}	$۲.۴۶+۳۰.۰۲i$	$۱۱.۰۴+۱۲.۲۷i$	$۲.۹۱+۳۴.۸۷i$
Z_{th14}	$۲.۵۶+۳۱.۲۲i$	$۱۱.۵۶+۱۲.۶۹i$	$۳.۳۲+۳۸.۸۴i$

با مراجعه به کتابخانه ی رله (Z_{Table})، امپدانس های معادل شبکه ی پیشنهادی که متناظر با امپدانس های تونن محاسبه شده قبل از وقوع خطا و بعد از رفع آن می باشد، مطابق جدول (۶) بدست می آیند. این امپدانس ها را با محاسبه مستقیم (از طریق تشکیل دستگاه معادلات، به کمک روابط (۱۱)، (۱۲)، (۱۳) و (۱۴))، نیز می توان بدست آورد. در این مطالعه، در هر دو حالت پاسخ یکسانی حاصل شده است.

جدول (۶): امپدانس های مدار معادل پیشنهادی شبکه در حالت خروج خط ۱۸-۱۷

پارامتر	مقدار (Ω)
Z_A	$۴.۱۰+۵۰.۱۹i$
Z_B	$۵.۳۴+۶۲.۸۷i$
Z_{AB}	$۴.۶۶+۵۱.۴۰i$

جدول (۷): نتایج مطالعه موردی ۲ برای ۱۲ سناریوی تعریف شده

سناریو	$R_F^{ac}(\Omega)$	$d^{ac}(\%)$	$R_F^{cal}(\Omega)$	$Er(\%)$	$d^{cal}(\%)$	$Er(\%)$
۱	۰	۲۰	۰	۰	۲۰	۰
۲	۰.۵	۲۰	۰.۵۰۱	۰.۲۴۶	۲۰.۰۰۵	۰.۰۲۵
۳	۵	۲۰	۵.۰۱۱	۰.۲۲۲	۲۰.۰۰۴	۰.۰۲۰
۴	۲۰	۲۰	۲۰.۰۳۴	۰.۱۷۰	۲۰.۰۰۳	۰.۰۱۶
۵	۰	۵۰	۰.۰۰۱	۰.۰۹۰	۵۰.۰۰۴	۰.۰۰۸
۶	۰.۵	۵۰	۰.۵۰۵	۰.۹۸۰	۵۰.۰۴۹	۰.۰۹۸
۷	۵	۵۰	۵.۰۴۲	۰.۸۴۰	۵۰.۰۴۱	۰.۰۸۲
۸	۲۰	۵۰	۲۰.۰۷۶	۰.۳۸۰	۵۰.۰۱۹	۰.۰۳۸
۹	۰	۸۰	۰.۰۰۱	۰.۱۰۰	۸۰.۰۰۸	۰.۰۱۰
۱۰	۰.۵	۸۰	۰.۵۰۵	۱.۰۸۰	۸۰.۰۸۶	۰.۱۰۸
۱۱	۵	۸۰	۵.۰۵۸	۱.۱۶۰	۸۰.۰۹۳	۰.۱۱۶
۱۲	۲۰	۸۰	۲۰.۰۱۹	۰.۹۵۰	۸۰.۰۷۶	۰.۰۹۵

۱-۱- مطالعه موردی ۲

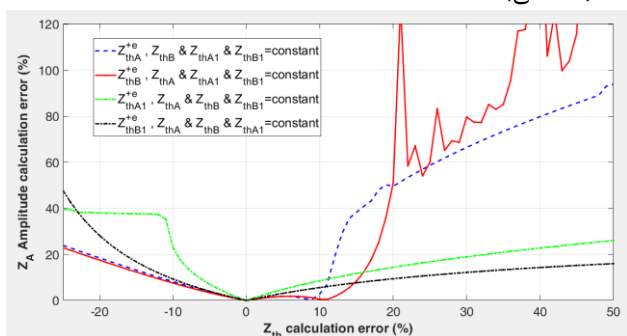
در مطالعه موردی دوم فرض شده است که خط ۱۷-۱۸ قبل از وقوع خطا در خط ۱۴-۴، از مدار خارج شده و شبکه به تعادل رسیده است. حال در سناریوهای مختلف یک خطای تک فاز به زمین با مقاومت های ۰.۵، ۵ و ۲۰ اهم و در فاصله های ۲۰، ۵۰ و ۸۰ درصدی طول خط ۱۴-۴ نسبت به مبدا شین ۴، رخ می دهد و سیستم حفاظت جهت رفع خطا، پس از ۱۰۰ میلی ثانیه خط ۱۴-۴ را با باز کردن کلیدهای دو سمت آن، از مدار خارج می کند.

با خروج خط ۱۷-۱۸، Z_{thA} و Z_{thB} با دنبال کردن تغییرات جریان و ولتاژ بارهای L_4 و L_{14} مطابق جدول (۵) بدست می آیند (گام ۲ بخش ۳-۳). اما همانطور که گفته شد امکان اندازه گیری مستقیم Z_{thA} و Z_{thB} در شرایط بهره برداری عادی شبکه فراهم نمی باشد و بایستی با استفاده از اطلاعات آفلاین محاسبه شده و ذخیره شده در حافظه رله و به کمک روش های دسته بندی، آنها را از حافظه رله استخراج کرد (گام ۳ بخش ۳-۳). از آنجاییکه در صورت وقوع خطا در خط ۱۴-۴ برای رفع آن، خط از مدار خارج می شود، می توان با اندازه گیری امپدانس تونن شبکه در شرایط پس از رفع خطا (خروج خط)، Z_{thA} و Z_{thB} را محاسبه کرد (گام ۴ بخش ۳-۳). مقادیر

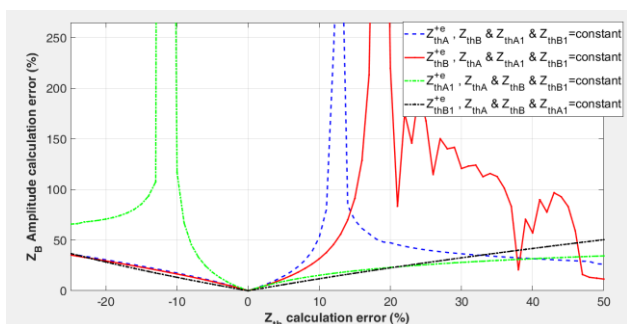
۲-۶- میزان حساسیت امپدانس‌های مدار معادل به

امپدانس‌های تونن شبکه

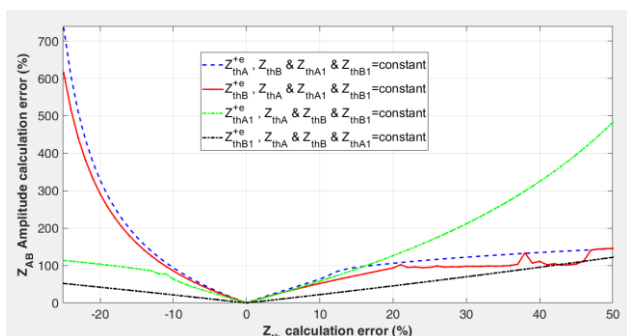
برای محاسبه‌ی میزان حساسیت امپدانس‌های مدار معادل به امپدانس‌های تونن تخمین زده شده، با ثابت نگه‌داشتن سه عدد از امپدانس‌های تونن و اضافه کردن خطا به امپدانس تونن دیگر طبق رابطه‌ی (۱۸)، امپدانس‌های مدار معادل برای سناریوی شماره ۸ مطالعه‌ی موردی ۱، محاسبه شده است. میزان خطای تحمیل شده در محاسبه‌ی امپدانس‌های مدار معادل Z_A ، Z_B و Z_{AB} به ترتیب در شکل (۱۰)، شکل (۱۱) و شکل (۱۲) ترسیم شده است. در رابطه‌ی (۱۸)، پارامتر فاقد خطا و X^{+e} همان پارامتر با اضافه شدن خطا و e میزان خطا بر حسب % می‌باشد.



شکل (۱۰): حساسیت Z_A به خطای محاسباتی امپدانس‌های تونن



شکل (۱۱): حساسیت Z_B به خطای محاسباتی امپدانس‌های تونن



با مشخص شدن ساختار شبکه، به کمک رابطه‌ی (۱۰)، برای سناریوهای مختلف مطالعه‌ی موردی ۲، مکان (d^{cal}) و مقاومت (R_f^{cal}) خطای تخمین زده می‌شود. میزان خطای محاسبات (Er)، به ازای ۱۲ سناریوی مختلف، مطابق جدول (۷) محاسبه می‌شود.

تحلیل و مقایسه‌ی نتایج جدول (۴) و جدول (۷) نشان می‌دهد، که روش پیشنهادی در برابر تغییرات ساختار شبکه، مقاومت قابل ملاحظه‌ای دارد. با توجه به تغییرات اعمال شده در ساختار شبکه در دو مطالعه موردی انجام شده، خطای روش مکان‌یابی بسیار کم و مستقل از تغییرات ساختار شبکه و تغییر مقاومت خطا است.

۶- آنالیز حساسیت الگوریتم پیشنهادی

در فرآیند اجرای الگوریتم مکان‌یابی پیشنهادی، از شروع الگوریتم و نمونه‌برداری ولتاژ و جریان شبکه تا پایان الگوریتم و محاسبه‌ی مکان و مقاومت خطا، ایجاد خطای محاسباتی در سه مرحله محتمل است:

مرحله‌ی اول: تغییر در ولتاژ و جریان شبکه (به سبب تغییرات بار) و متعاقب آن احتمال وقوع خطا در محاسبه‌ی امپدانس‌های تونن شبکه

مرحله‌ی دوم: ایجاد خطا در محاسبه‌ی امپدانس‌های مدار معادل (جهت تشخیص آرایش شبکه) به سبب خطای ایجاد شده در محاسبه‌ی امپدانس‌های تونن شبکه

مرحله‌ی سوم: وقوع خطای محاسبه‌ی مکان و مقاومت خطا به سبب خطای ایجاد شده در محاسبه‌ی امپدانس‌های مدار معادل در ادامه این خطاها و میزان تاثیر گذاری آنها بر متغیرهای وابسته‌ی آنها مورد بررسی قرار می‌گیرد.

۱-۶- میزان حساسیت امپدانس‌های تونن شبکه به

تغییرات بار

با توجه به توزیع بار در کل شبکه و بیشتر بودن امپدانس بار از امپدانس خطوط، ژنراتورها و ترانسفورماتورها، تاثیر تغییر بار بر امپدانس تونن شبکه، در مقایسه با تاثیر خروج تجهیزات شبکه بر آنها، بسیار ناچیز و تقریباً قابل صرف‌نظر می‌باشد مگر اینکه یک بار محلی با توان بالا، در نزدیکی پایانه‌های خط وجود داشته باشد که در این صورت تاثیر خروج آن بر امپدانس‌های مدار معادل به طور مجزا بررسی و در حافظه‌ی رله ذخیره می‌شود. علاوه بر آن در روش مکان‌یابی پیشنهادی به دلیل استفاده از شبکه‌ی تحت تاثیر خطای خالص (شکل (۵))، جریان بار در محاسبات حذف می‌شود.

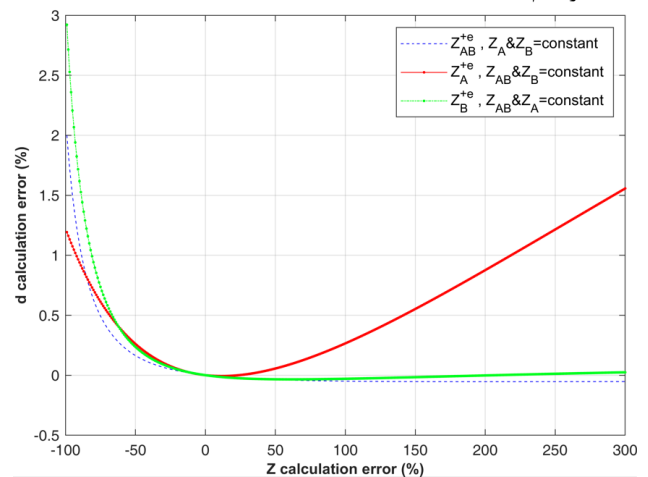
شکل (۱۲): حساسیت Z_{AB} به خطای محاسباتی امپدانس‌های تونن

$$X^{+e} = X * \left(1 + \frac{e}{100}\right) \quad (۱۸)$$

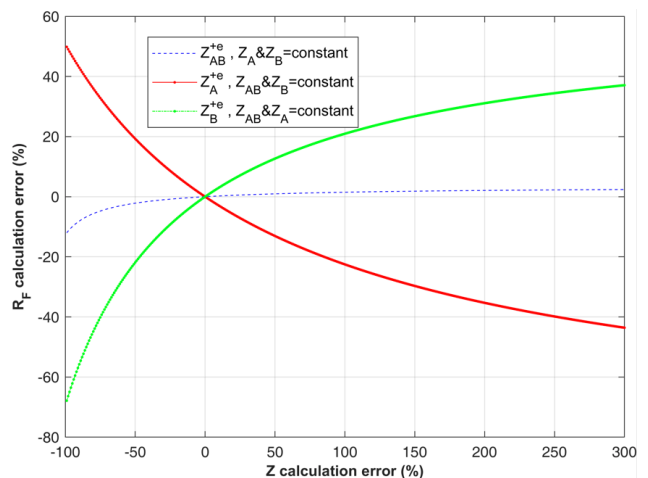
۳-۶- میزان حساسیت مکان و مقاومت خطا به

امپدانس‌های مدار معادل

برای محاسبه‌ی میزان حساسیت روش مکان‌یابی خطای پیشنهادی به وجود خطا در محاسبه‌ی امپدانس‌های مدار معادل، با ثابت نگه‌داشتن دو پارامتر مدار معادل و اضافه کردن خطا به پارامتر دیگر رابطه‌ی (۱۸)، مکان و مقاومت خطا برای سناریوی شماره ۸ مطالعه‌ی موردی ۱، محاسبه شده است. میزان خطای تخمیل شده در محاسبه‌ی مکان و مقاومت خطا بر اساس رابطه‌ی (۱۰)، به ترتیب در شکل (۱۳) و شکل (۱۴) ترسیم شده است.



شکل (۱۳): حساسیت مکان خطا به خطای محاسباتی پارامترهای مدار معادل



شکل (۱۴): حساسیت مقاومت خطا به خطای محاسباتی پارامترهای

مدار معادل

همانطور که در شکل (۱۳) مشاهده می‌شود روش مکان‌یابی پیشنهادی، مقاومت بسیار بالایی در برابر خطای محاسبه‌ی پارامترهای مدار معادل پیشنهادی دارا می‌باشد. این موضوع در (Eisa & Ramar, 2010) نیز بررسی و تایید شده است.

۷- نتیجه‌گیری

در این تحقیق یک روش مکان‌یابی خطای جدید برای خطوط انتقال دو پایانه‌ای مجهز به سیستم ارتباطی با سرعت بالا، واقع در یک شبکه‌ی قدرت به هم پیوسته، پیشنهاد شد که در آن ابتدا به کمک امپدانس تونن محاسبه شده در پایانه‌های خط انتقال پارامترهای شبکه تخمین زده می‌شود و سپس به کمک اطلاعات فازورهای جریان و ولتاژ پیش از خطا و حین خطا که از اندازه‌گیری‌های پیلینه‌ی محلی خط به دست می‌آید و اطلاعات آفلاین شبکه، مکان و مقاومت خطا با دقت بالا تخمین زده می‌شود. با توجه به ماهیت فرآیند مکان‌یابی خطا که در آن دقت پاسخ نسبت به سرعت آن اولویت دارد، این روش علاوه بر تأمین دقت بسیار بالا، برای اجرای آفلاین از داده‌های جریان و ولتاژ ذخیره شده در حافظه‌ی رله‌ی دیستانس و با یک تأخیر زمانی کوتاه پس از عملکرد سیستم حفاظت استفاده می‌کند تا هم در لحظه‌ی وقوع خطا بار محاسباتی اضافی به رله تحمیل نکند و هم مزیت پاسخ آنلاین را داشته باشد.

نتایج آنالیز حساسیت‌های انجام شده هم نشان می‌دهد که مدار معادل پیشنهادی نسبت به خطای محاسبه‌ی امپدانس‌های مقاومت بالایی دارد و این خطا تأثیری قابل توجهی بر دقت مکان‌یابی ندارد هرچند که تأثیر آن در محاسبه‌ی مقاومت خطا می‌تواند بالا باشد. اما امپدانس‌های مدار معادل، نسبت به خطای محاسبه‌ی امپدانس تونن شبکه تأثیرپذیری بالاتری دارند و در نتیجه کارایی روش پیشنهادی در تعیین مکان دقیق و مقدار مقاومت خطا وابستگی بیشتری به خطای تخمین امپدانس‌های تونن شبکه از دید پایانه‌های خطا دارد. اما خوشبختانه با توجه به محدود بودن تعداد مانورهای خروج تجهیزات در سطح شبکه‌ی انتقال (رعایت معیار $N - 1$ در بهره‌برداری شبکه)، فرصت کافی برای پایدار شدن شبکه پس از انجام مانورهای مذکور، وجود دارد. همچنین در صورت خروج خط مورد مطالعه، به سبب اینکه روش پیشنهادی به محاسبات آنلاین رله وابسته نمی‌باشد، با در نظر گرفتن فرصت کافی برای پایدار شدن شبکه، می‌توان میزان خطای تخمین امپدانس‌های تونن را به میزان قابل توجهی کاهش داد.

Distribution, 151(2), 268-273 .

Johns, A., & Jamali, S. (1990). *Accurate fault location technique for power transmission lines*. IEE Proceedings C (Generation, Transmission and Distribution) ,

Novosel, D., Hart, D. G., Udren, E., & Garitty, J. (1996). *Unsynchronized two-terminal fault location estimation*. IEEE Transactions on Power Delivery, 11(1), 130-138 .

Paladhi, S., & Pradhan, A. K. (2017). *Adaptive zone-1 setting following structural and operational changes in power system*. IEEE Transactions on Power Delivery, 33(2), 560-569 .

Panahi, H., Zamani, R., Sanaye-Pasand ,M., & Mehrjerdi, H. (2021). *Advances in transmission network fault location in modern power systems: Review, outlook and future works*. IEEE Access, 9, 158599-158615 .

Saha, M. M., Izykowski, J., & Rosolowski, E. (2010). *Fault location on power networks* (Vol. 2). Springer .

Schweitzer III, E. O. (1983). *Evaluation and development of transmission line fault-locating techniques which use sinusoidal steady-state information*. Computers & electrical engineering, 10(4), 269-278 .

Takagi, T., Yamakoshi, Y., Yamaura, M., Kondow, R., & Matsushima, T. (1982). *Development of a new type fault locator using the one-terminal voltage and current data*. IEEE Transactions on Power apparatus and systems(8), 2892-2898 .

Wiszniewski, A. (1983). *Accurate fault impedance locating algorithm*. IEE Proceedings C (Generation, Transmission and Distribution) ,

Yuan, H., & Li, F. (2014). *A comparative study of measurement-based Thevenin equivalents identification methods*. 2014 North American Power Symposium (NAPS) ,

Yun, Z., Cui, X & ,Ma, K. (2019). *Online Thevenin equivalent parameter identification method of large power grids using LU factorization*. IEEE Transactions on Power Systems, 34(6), 4464-4475 .

Zimmerman, R. D., & Murillo-Sánchez, C. E. (2016). *Matpower 6.0 user's manual*. Power Systems Engineering Research Center, 9 .

با بررسی سناریوهای مختلف تعریف شده در این تحقیق، حداکثر

خطای ۴٪ در محاسبه‌ی امپدانس تونن مشاهده شد که این میزان خطا در بدترین شرایط، حداکثر ۱۰٪ در محاسبه‌ی امپدانس‌های مدار معادل خطا ایجاد می‌کند. خطا ۱۰٪ در محاسبه‌ی امپدانس‌های مدار معادل، خطای زیر ۰.۲٪ برای محاسبه‌ی مکان خطا و زیر ۶٪ برای محاسبه‌ی مقاومت خطا به دنبال دارد.

مراجع

Abdelkader, S. M., Eladl, A. A., Saeed, M. A., & Morrow, D. J. (2018). *Online Thévenin equivalent determination using graphical phasor manipulation*. International Journal of Electrical Power & Energy Systems, 97, 233-239 .

Abdelkader, S. M., & Morrow, D .J. (2012). *Online tracking of Thévenin equivalent parameters using PMU measurements*. IEEE Transactions on Power Systems, 27(2), 975-983 .

Adem, S. H. (2020). *Fault Detection, Protection and Location on Transmission Line. A Review* .

Anderson, P. M., Henville, C. F., Rifaat, R., Johnson, B., & Meliopoulos, S. (2022). *Power system protection*. John Wiley & Sons .

Arancibia, A., Soriano-Rangel, C. A., Mancilla-David, F., Ortega, R., & Strunz, K. (2020). *Finite-time identification of the Thévenin equivalent parameters in power grids*. International Journal of Electrical Power & Energy Systems, 116, 105534 .

Cook, V. (1986). *Fundamental aspects of fault location algorithms used in distance protection*. IEE Proceedings C (Generation, Transmission and Distribution) ,

Eisa, A. A. A., & Ramar, K. (2010). *Accurate one-end fault location for overhead transmission lines in interconnected power systems*. International Journal of Electrical Power & Energy Systems, 32(5), 383-389. <https://doi.org/10.1016/j.ijepes.2009.11.005>

Eriksson, L., Saha, M. M., & Rockefeller, G. (1985). *An accurate fault locator with compensation for apparent reactance in the fault resistance resulting from remote-end infeed*. IEEE Transactions on Power apparatus and systems(2), 423-436 .

Izykowski, J ,Rosolowski, E., & Saha, M. M. (2004). *Locating faults in parallel transmission lines under availability of complete measurements at one end*. IEE Proceedings-Generation, Transmission and